This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

T S1/5/1

1/5/1

DIALOG(R) File 347: JAPIO

(c) 2003 JPO & JAPIO. All rts. reserv.

Image available SEMICONDUCTOR ALIGNMENT METHOD

PUB. NO.:

04-326507 [JP 4326507 A]

PUBLISHED:

November 16, 1992 (19921116)

INVENTOR(s): UTAMURA SHINJI

APPLICANT(s): CANON INC [000100] (A Japanese Company or Corporation), JP

(Japan)

APPL. NO.:

03-121727 [JP 91121727]

FILED:

April 25, 1991 (19910425)

INTL CLASS:

[5] H01L-021/027; G03F-007/20; G03F-007/22

JOURNAL:

JAPIO CLASS: 42.2 (ELECTRONICS -- Solid State Components); 29.1 (PRECISION

INSTRUMENTS -- Photography & Cinematography)

Section: E, Section No. 1344, Vol. 17, No. 169, Pg. 47, March

31, 1993 (19930331)

ABSTRACT

PURPOSE: To enable adequate focusing all over the exposure region, and obtain high resolution, by dividing the exposure region so as to conform with a circuit pattern on a mask, and performing focusing and exposure for each divided region.

CONSTITUTION: The position (b) of a first shot region I on a wafer 4 is aligned to the focus position on the optical axis. The focus position is measured at this position, and focusing is performed. A wafer stage is moved, and the first shot center position (a) is aligned. A masking blade is moved so as to shield the pattern B of a shaded part and then exposure is performed. The position (c) of the first shot is aligned to the focus detection position, and focusing is performed. The wafer stage is moved to the first shot center position (a), the pattern A of the shaded part is shielded, and exposure is performed. After that, a second shot region II and a third shot region III are exposed, and all of the shots on the wafer 4 are exposed. Thereby uniform resolution is obtained in the whole part of the exposure region, and the yield of a chip is improved.



(19) B 本国特許庁 (J P) (12) 公開特許公報 (A)

(11)特許出額公開番号

特開平4-326507

(43)公開日 平成4年(1992)11月16日

(51) Int.Cl. ⁵	識別記号	广内整理番号	FI	技術表示館所
HOIL 21/027				•
G03F 7/20 7/22	521 H	7818-2H 7818-2H 7352-4M		
			HOIL	21/30 3 1 1 L
		7352-4M		301 C
			ŧ	審査請求 未請求 請求項の数4(全 5 貞)
(21) 出版番号	特顯平3-121727		(71) 出版人	U00001007
				キヤノン株式会社
(22) 出顧日	平成3年(1991)4月25日		`	東京都大田区下丸子3丁目30番2号
			(72) 発明者	宇多村 信治
				神奈川県川崎市中原区,今井上町53番地キヤ
				ノン株式会社小杉事業所内
			(74)代理人	弁理士 伊東 哲也 (外2名)
			1	
			1	

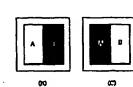
(54) 【発明の名称】 半導体解光方法

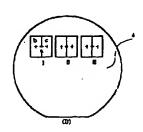
(57)【要約】

【目的】 露光倒域全域に亘って適正な焦点合わせを行 い一定の高い解像度が得られる半導体離光方法を提供す

【構成】 ウエハ上の複数の第光ショット領域を同じマ スクを用いて順次電光する半導体電光方法において、各 電光ショット領域を複数に分割し、各分割領域ごとに無 点合わせおよび輝光を行う。







【特許請求の範囲】

【酵求項1】 ウエハ上の複数の露光ショット領域を同じマスクを用いて限次館光する半導体館光方法において、各電光ショット領域を複数に分割し、各分割領域ごとに焦点合わせおよび露光を行うことを特徴とする半導体電光方法。

【請求項2】 前記席光ショット領域に対応して焦点位 置検出用センサを1つのみ設け、ウエハの移動により各 分割領域の焦点位置を検出することを特徴とする請求項 1の半導体館光方法。

【前求項3】 前記簿光ショット領域に対応して焦点位 置検出用センサを複数個設け、各分割領域に応じてセン サを選択しウエハを移動することなく各分割領域の焦点 位置を検出することを特徴とする請求項1の半導体電光 方法。

【請求項4】 前記マスクを遮蔽するマスキングブレードを設け、露光すべき分割領域以外の部分を該マスキングブレードの移動により遮光して各分割領域の萬光を行うことを特徴とする請求項1の半導体露光方法。

(発明の詳細な説明)

[0001]

【産業上の利用分野】本発明は、半導体露光方法に関 し、特に縮小投影方式の半導体露光装置による半導体露 光方法に関するものである。

[0002]

【従来の技術】一般に、縮小投影方式の半導体露光装 便、即ちステッパは、マスクの拡大された回路パターン を縮小投影光学系を通してウエハ上に繰り返し縮小投影 し、露光焼付けを行う装置である。この場合、1回の露 光でウエハ上に投影されるマスクのパターン面積は通常 30 1チップまたは数チップに相当する小さな面積である。

【0003】従って、マスク上のパターンをウエハ全面に開光するためには、ウエハをマスクに対し、縮小投影光学系光軸に直交する面内でX、Y方向にステップさせることもに、各郷光位置でZ方向に駆動してウエハ面の無点合わせを行いながら魔光を繰り返す必要がある。これは、ステップアンドリピート方式と呼ばれる。

【0001】従来、このウエハ面の焦点合わせは電光領域全面に対し、各電光時に1回だけ行われていた。

[0005]

【発明が解決しようとする課題】しかしながら、近年半 専体回路の高集積化に伴い投影レンズの高解像度化(高 NA化)と電光領域の拡大が進んできた。この場合、レ ンズのNAが大きくなるとそれにつれて焦点深度が小さ くなる、即ち焦点合わせの余裕がなくなるという問題が でてくる。

【COO6】 従って、従来の意光方法のように、各意光時に露光領域の中心での1回だけの焦点合わせでは、露光領域内においての焦点合わせが保証できなくなり、例えば1回の露光で数チップを算光するような場合には紙 50

点ずれにより所選の解像度が得られなくなる。この結果、不良チップが発生してチップの歩留りを低下させ、 生産性を悪化させるという欠点があった。

【0007】本発明は、上配従来技術の欠点に魅みなされたものであって、電光領域全域に買って適正な焦点合わせを行い一定の高い解像度が得られる半導体電光方法の提供を目的をする。

[0008]

【課題を解決するための手段および作用】前記目的を達 10 成するため、本発明においては、マスク上の回路パター ンに合わせて露光領域を分割し、分割された領域内で無 点合わせを行い、その後露光を行う。

[0009]

【実施例】図1は、本発明に係る半導体電光装置の斜視 図であり、図2は、図1の装置の分割焦点合わせ機構の 概略構成図である。また、図3(A)~(D)は図2の 焦点位置合わせ機構の動作説明図であり、図4はそのフローチャートである。

【0010】図1において、1はマスクであり、このマ
20 スク1はX、Y、0方向に移動可能なマスクステージ2
上に搭載される。マスク1の下方には縮小投影レンズ3
を介してウエハ4が配設される。このウエハ4は、X、
Y、0および2方向に移動可能なウエハステージ5上に
搭載される。6はハウジングであり、TTLアライメントおよび観察用アライメントスコープ6aを収納する。
7はテレビアライメント用の対物レンズであって、得られた像はテレビプリアライメント用の機像管8で提像される。

【0011】9は縮小投影レンズを介してウエハイを観察するための提像管、10はマスクを照明するための選 光用光源、11 a および11 b はウエハ供給用キャリア、12 a および12 b はウエハ回収用キャリアである。プリアライメント用機像管8およびTTL観察用機像管9で提像した映像は選択的にモニタテレビ13に写し出される。操作パネル14にはジョイスティックやスイッチ等が備わる。コンソール15はCRT画面と連動し装置を制御する。

(0012] 操作パネル14のジョイスティックは複数の機能を有し、何えばマスクステージ2およびウエハステージ5のX、Y、6方向の移動、アライメントスコープ6aのX、Y方向の移動、フォーカシングのための2方向の移動およびズーム動作を行わせることができる。これらの機能は、予めシーケンスの特定箇所でその箇所の動作に関連する機能が自動的に選択されるようにプログラムに設定される。具体的には、スタート特ちの状態ではマスクステージ2およびアライメント表中・プライメント後にはウエハステージ5の駆動が可能になり、イメント後にはウエハステージ5の駆動が可能になり、それぞれ対応する機能が自動的に選択される。

【0013】図2において、ウエハステージ5によりウ

エハ4を露光位置に移動し、焦点検出器23により焦点 ずれを検出し、焦点合わせ制御装置24によりウエハス テージ5上の2ステージ25を駆動する。これによりウ エハ4の焦点合わせが行われる。22は照明系21から 出た館光光の館光領域をマスクパターンに応じて遮光さ せるマスキングブレードである。

【0014】以下、本発明の特徴である露光時の分割魚 点合わせの動作を図3の動作機略図および図4のフロー チャートを用いて説明する。

【0015】図3において、(A) 図はマスクを表し、 2つの同種の回路パターンA、Bが形成されている。ま ず、ウエハステージを移動して光軸上の焦点位置検出位 置に、図3(D)に示すウエハ上の第1ショット領域「 の位置もを位置合わせする(ステップS1)。この位置 で焦点検出器23 (図2) により焦点位置を計測しこの 計測値に基づいて拠点合わせ制御装置24により無点合 わせを行う (ステップS2)。次に、ウエハステージ5 を移動して図3 (D) に示す第1ショットセンター位置 aを位置合わせする(ステップS3)。次に、マスキン グブレード22 (図2) を図3 (B) の斜線部のパター 20 の全ショットの舞光を行う。 ンBを遮光するように移動し (ステップS4)、露光を 行う (ステップS5)。

【0016】絞いて、ウエハステージの移動により、第 1ショットの位置 c を焦点検出位置に位置合わせする (ステップS6)。この位置でステップS2と同様に無 点合わせを行う(ステップS7)。次に、ステップS3 と同様に、ウエハステージ5を図3 (D) の第1ショッ トセンター位置aに移動し(ステップS8)、ここでマ スキングプレード22を駆動して、図3(C)に示すよ うに、斜線部のパターンAを遮光し(ステップS9)、 この状態で電光を行う(ステップS10)。

【0017】以上の動作によりウエハ上の第1ショット の蘇光が終了する。以降、上記ステップS1からS10 までを繰り返して第2、第3ショット領域 II、 III の属光を行い、ウエハ上の全ショットの露光を行う。

【0018】次に、図5および図6を参照して本発明の 別の実施例について説明する。図5は、露光領域全面に 対しての焦点合わせ検出用センサの数および位置を示 す。 上記第1の実施例は、図5 (A) で示すように、属 光領域での焦点合わせ用のセンサが露光領域中心に1つ だけ設けられた場合の分割焦点合わせ方法である。以下 の第2の実施例は、図5 (B) に示すように、電光領域 内に複数の焦点検出センサを設けた装置による分割焦点 合わせ方法である。この実施例では、鰓光領域での各セ ンサの位置とマスクパターンにより分割された各属光領 域で検出可能なセンサを自動的に選択し、焦点合わせお よび第光を行う。以下、図3、図6および図6のフロー チャートを用いてこの実施例について説明する。

【0019】図5 (B) は、露光領域全面に対し5つの **組点検出センサa~eを設けた場合の各センサの配置を 50 4 ウエハ**

示す。

【0020】まず、光軸上に、図3 (D) に示すウエハ 上の第1ショットの a 位置がくるようにウエハステージ を移動する (ステップS1)。次に、図5 (B) の5つ の焦点センサのうち2つのセンサh、cを用いて図3 (A) のパターンA部の焦点合わせを行う(ステップS 2)。次に、マスキングプレード22(図2)を、図3 (B) の斜線部で示すように、パターンBを進光するよ うに駆動し(ステップS3)、この状態で摩光を行う (ステップS 4) . 10

【0021】彼いて、凶5 (B) の5つの焦点センサの うち2つのセンサd、 e を用いて、凶3(A)のパター ンBの解光領域の焦点合わせを行う(ステップS5)。 次に、マスキングブレード22により、図3(C)の斜 線部で示すように、パターンA部を遮光し(ステップS 6)、闖光を行う(ステップS7)。

【0022】以上の動作により、ウエハ上の第1ショッ トの露光が終了する。さらに、第2、第3ショットにお いても上記ステップS1からS7を繰り返してウエハ上

[0023] 上記第2の実施例によれば、露光領域内に 複数の焦点検出センサをもつ装置において、分割電光銀 域内で焦点検出可能なセンサを自動で選択し、焦点合わ せおよび鄭光を行うことができ、これにより、焦点検出 センサを1つのみ有する前配第1の実施例に比べ、焦点 合わせのためにウエハステージをセンサの下に駆動する 必要がなくなるためスループットの向上を図ることがで

[0024]

【発明の効果】以上説明したように、マスクの国路パタ ーンに合わせて露光領域を分割し、この分割露光領域ご とに焦点合わせを行いその後露光を行うことにより、算 光領域内全域において均一な解像度が得られチップの歩 留りが上がり生産性を向上させることができる。

【図面の簡単な説明】

【図1】 本発明が適用される半導体電光装置の斜視図で

【図2】図1の装置の要部機構を示す構成説明図である 【図3】図2の機構の動作を説明するための図でありい (A) (B) (C) は露光ショット領域の分割説明図、 (D) はウエハの平面図である

【図4】図2の機構の動作を示すフローチャートである 【図 5】 (A) (B) は各々電光領域における焦点検出 センサの各別の位置の例を示すセンサ配置説明図である 【図6】本発明の別の実施例の動作を示すフローチャー トである

【符号の説明】

- 1 マスク
- 3 縮小投影レンズ

(1)

特開平4-326507

5 ウエハステージ 21 **超光**照明系

22 マスキングブレード

23 焦点検出器

24 焦点合わせ制御装置

25 ウエハ2ステージ

(図1)

[图2]

